

WISSENSCHAFT UND WIRTSCHAFT IN EINEM JOB GEHT NICHT.

DOCH.

Finden Sie es heraus bei Fraunhofer.

Wir am Fraunhofer-Institut für Integrierte Schaltungen IIS in **Erlangen** bieten eine spannende Tätigkeit in unserer Gruppe »**Wireline Communication Circuits**« in Erlangen als

Hardwareentwicklerin / Hardwareentwickler Integrated Circuits (IC) – Analoge Schaltungstechnik

Wir sind eine von **Europas führenden IC-Design-Einrichtungen**. Unsere langjährige Design-Expertise wird ergänzt durch **fundiertes System-Know-how** in den Bereichen Multimedia, Digitale Kommunikation, Bildverarbeitung und Sensor-Systeme. Die Entwicklungen unserer Wissenschaftlerinnen und Wissenschaftler fließen in Anwendungen der Automobilindustrie, der Hausgerätetechnik, der Industrietechnik, der Datenübertragung sowie in Lifestyle- und Medizintechnik-Produkte und sind in hohen Stückzahlen im Einsatz. Im Mittelpunkt unserer Forschungs- und Entwicklungsaktivitäten steht der Entwurf von vorwiegend analogen Schaltungen für ASICs zur robusten Datenübertragung über Kupfer- und Glasfaserstrecken im Mbps- bis Multi-10-Gbps-Bereich sowie für komplexe Mixed Signal SoCs.

Ihre Aufgabe

Als Hardware-IC-Entwicklerin / Hardware-IC-Entwickler spezifizieren, designen und verifizieren Sie Hardware-Komponenten und implementieren diese mit modernen Simulations- und Layoutwerkzeugen in diversen Halbleiter-Technologien (350 nm CMOS bis 22/12 nm FDSOI CMOS, auch SiGe BiCMOS und BCD). Darüber hinaus bauen Sie Prototypen auf und führen messtechnische Verifikationen der Schaltungen durch.

Was Sie mitbringen sollten

- Abgeschlossenes wissenschaftliches Hochschulstudium der Elektrotechnik oder Physik
- Fundierte Kenntnisse im analogen Schaltungsentwurf
- Erfahrung im Umgang mit Simulations- und Layoutwerkzeugen
- Grundlagenwissen in Schaltungstechnik zur Datenübertragung
- Breites technisches Interesse zur Entwicklung von Anwendungswissen/-expertise und Einbringung bei Projekt-, System- und Chip-Spezifikation
- Gutes Englisch in Wort und Schrift
- Erste Projekterfahrung im Bereich analoges bzw. Mixed-Signal-IC-Design

Was Sie bei uns erwarten können

- Vielseitige **Projekte mit hohem Anwendungsbezug** und **interdisziplinären Systemaspekten**
- Designaktivitäten in der **großen Spannweite** von **produktionstauglichen Entwicklungen** (mit Anforderungen zu Yield, QM, Design-for-Test) bis zu **wissenschaftlichen Prototypen** auf neuen Technologien und für zukünftige Anwendungen
- Ein **offenes, kommunikatives und kollegiales Umfeld** im gesamten Institut
- Den **Freiraum** für ein hohes Maß an **Selbstständigkeit und Eigenverantwortung** in der Arbeitsorganisation
- Individuelle Entwicklung durch **Weiterqualifizierung**
- **Work-Life-Balance** durch flexible Arbeitszeiten und Unterstützungsangebote zur Vereinbarkeit von Familie und Beruf
- Berufliche **Gleichstellung** von Frauen und Männern

Die Position ist auch für **Berufsanfänger/-innen** mit entsprechenden Vorkenntnissen und Erfahrung aus Praktika, Studien- oder Diplomarbeiten geeignet. Bei entsprechender Eignung besteht die Möglichkeit zur Promotion.

Bitte richten Sie Ihre vollständige, schriftliche Bewerbung (PDF-Format: Anschreiben, Lebenslauf, Zeugnisse) unter Angabe der Kennziffer **IIS-2017-60** an: Meike Hillenbrand personalmarketing@iis.fraunhofer.de